. ***Аналого-цифровые***

***преобразователи***

**Виды аналого-цифровых преобразователей и их особенно­сти.** Ана­лого-циф­ровые преобразователи (АЦП) представляют со­­бой устройства, предназначенные для преобразования электричес­ких величин (напряжения, тока, мощности, сопро­тивления, емкости и др.) в цифровой код [1,2,5,9,10,11]. Наиболее часто входной величиной являет­ся напряжение. Все другие величины перед подачей на такой АЦП нужно предварительно преобразовывать в на-пряжение. Однако на практике находят применение также преобра-зователи, например, сопротивления или емкости в циф­ровой код без проме­жу­точного преобразования в напряжение. Обычно это по­зволяет умень­­­шить погрешность преобразования, но усложняет проектиро­вание преобразователя и его изготовление. Последнее объясняется тем, что серийные промышленные микросхемы АЦП предназначены только для работы с напряжением. Поэтому в дальнейшем будут рассмотрены только преобразователи напряжения в цифровой код.

В общем случае напряжение характеризуется его мгновенным значением *u(t).* Однако для оценки напряжения можно также пользоваться его средним за выбранный промежуток времени *Т* значением:

.

В связи с этим все типы АЦП можно разделить на две группы: АЦП мгновен­ных значений напряжения и АЦП средних значений напряжения. Так как операция усреднения предполагает интегрирование мгновенного значения напряжения, то АЦП средних значений часто называют интегрирующими.

При преобразовании напряжения в цифровой код используются три независи­мых операции: дискретизация, квантование и кодирование. Процедура аналого-цифрового преобразования непрерывного сигнала представляет собой преобразо­вание непрерывной функ­­ции напряжения *u(t)* в последовательность чисел *u(tn),* где *п=*0*,* 1,2 ... , отнесенных к некоторым фиксированным моментам времени. При дискретизации непрерывная функция *u(t)* преобразуется в последовательность ее отсчетов *u(tn)*, как показано на рис.14.1,*а.*

Вторая операция, называемая квантованием, состоит в том, что мгновенные значения функции *u(t)* ограничиваются только определенными уровнями, которые называются уровнями квантования. В результате квантования непрерывная функ­ция *u(t)* принимает вид ступенчатой кривой *uк(t),* показанной на рис. 14.1,б.

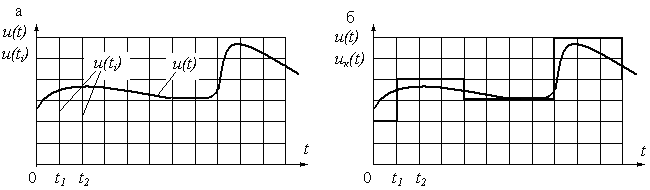


Рис.14.1. Процесс дискретизации (а) и квантования (б) сигнала *u(t)*

Третья операция, называемая кодированием, представляет дискретные квантованные величины в виде цифрового кода, т.е. последовательности цифр, подчинённых определённому закону. С помощью операции кодирования осуществляется условное представление численного значения величины.

В основе дискретизации сигналов лежит принципиальная возможность представления их в виде взвешенных сумм:

,

где *аn* – некоторые коэффициенты или отсчёты, характеризующие исходный сигнал в дискретные моменты времени, *fn(t)* – набор элементарных функций, используемый при восстановлении сигнала по его отсчётам.

Дискретизация бывает равномерная и неравномерная. При равномерной дискретизации период отсчётов *Т* остаётся постоянным, а при неравномерной – период может изменяться. Неравномерная дискретизация чаще всего обусловлена скоростью изменения сигнала и потому называется адаптивной.

В основе равномерной дискретизации лежит теорема отсчётов, согласно которой в качестве коэффициентов *аn* нужно использовать мгновенные значения сигнала *u(tn)* в дискретные моменты времени *tn=Tn,* а период дискретизации выбирать из условия *T=(2fm)-1*, где *fm*- максимальная частота в спектре исходного сигнала.

Для сигналов с ограниченным спектром теорема отсчётов имеет вид 

и называется формулой Котельникова.

При дискретизации сигнала появляется погрешность, обусловленная конечным временем одного преобразования и неопределенностью момента времени его окончания. В результате вместо равномерной дискретизации получаем дискретизацию с переменным периодом. Такая погрешность называется апертурной. Если считать, что апертурная погрешность определяется скоростью изменения сигнала, то ее можно определить по формуле

,

где *Ta*- апертурное время, *u’(tn)* - скорость изменения сигнала в момент времени *tn,* т. е.

.

Для гармонического сигнала *u(t)=Umsinωt* максимальное значение апертур­ной погрешности получим при условии *u'(t)* = *Um,* т. е. при *cosωt* = 1. Относительная апертурная погрешность в этом случае будет иметь значение

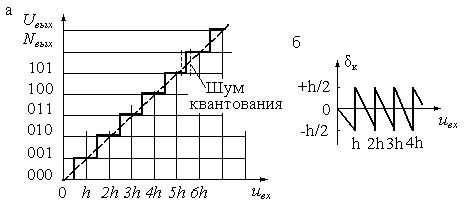
. (14.1)

Сравнивая период дискретизации, определенный по теореме отсчетов, с апертурным временем (14.1), получим

 ,

откуда следует, что для снижения апертурной погрешности приходится в ** раз увеличивать частоту преобразования АЦП. Так, например, при дискретизации гармонического сигнала с частотой *fm*=10кГц по теореме отсчетов достаточно иметь максимальную частоту АЦП *Fm =2fт=20* кГц; при погрешности *δa= 10-2* необходимо увеличить эту частоту до значения *2fтπ/δa=20·103π/10-2 = 6,3МГц.*

В отличие от дискретизации, которая теоретически является обратимой операцией, квантование представляет собой необратимое преобразование исходной последовательности и сопровождается появлением неизбежных погрешностей. Характеристика идеального квантователя приведена на рис.14.2,*а.* При равномерном квантовании расстояние между двумя соседними значениями делается постоянным, как показано на рис. 14.1,*б.* Разность между двумя соседними значениями квантованной величины называется шагом квантования *h.*

Рис.14.2. Характеристика иде­­­­аль­ного квантователя (а) и гра­фик изменения погреш-­

ности кван­тования (б)

По существу кванто­вание представляет собой опе­рацию округления непрерывной величины до ближайшего целого значения. В результате максимальная погрешность квантования равна *±0,5h* (рис. 14.1,6). Однако при преобразовании произвольного сигнала максимальная погрешность встречается сравнительно редко, поэтому в большинстве случаев для оценки качества АЦПиспользуют не максимальную, а среднеквадратическую погрешность δкв=h/*,* которая примерно в 3,5 раза меньше максимальной. В АЦПпогрешность квантования определяется как единица младшего значащего разряда (ЕМР).

Выходной величиной АЦПявляется цифровой код, т. е. последовательность цифр, с помощью которой представляются дискретные кантованные величины. В АЦПиспользуют четыре основных типа кодов: натуральный двоичный, деся­тичный, двоично-десятичный и код Грея. Кроме этого, АЦП**,** предназначенные для вывода информации в десятичном коде, выдают на своем выходе специализированный код для управления семисегментными индикаторами.

Большинство АЦПработают с выходом в натуральном двоичном коде, при котором каждому положительному числу *N* ставится в соответствие код ,

где *bi* равны нулю или единице. При этом положительное число в двоичном коде имеет вид

 . (14.2)

Такой код принято называть прямым: его крайний правый раз­­ряд является млад­шим, а крайний левый - старшим. Прямой код пригоден лишь для работы с однополярными сигналами. Полный диапазон преобразуемого сигнала равен 2*n*, а *Nmax*=2*n*-1.

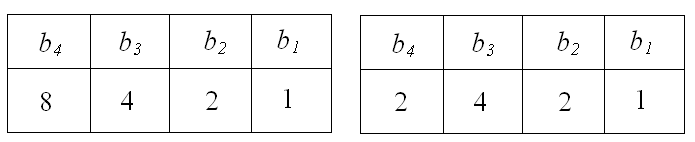
Двоичные числа, используемые в АЦП**,** как правило, нормализованы, т. е. их абсолютное значение не превышает единицы. Они пред­ставляют собой отношение входного сигнала к полному диапазону:

 . (14.3)

Если АЦПдолжен работать с двуполярными числами, то наиболее часто используют дополнительный код, который образуется вычитанием преобразуемого числа *С* из постоянной величины 2*n+1*. Ина­­че говоря, находится допол­нение до двух к числу С. Диапазон представления чисел в двоичном коде имеет пределы от 2–m до 1-2-m*.* Нуль имеет одно значение 000 ... 0.

При использовании в АЦПдвоично-десятичных кодов каждая значащая десятичная цифра представляется четырьмя двоичными зна­ками и содержит десять значений сигнала от О до 9. Так, например, десятичное число 10 можно представить как 0001 0000, а число 99 можно представить в виде 1001 1001.

Так как при кодировании четырьмя двоичными знаками можно получить 16 кодовых значений, то приведенное двоично-десятич­ное представление не является единственным. Наиболее широко ис­пользуют коды, в которых цифрам в тетрадах присваивают веса 8-4-2-1 или 2-4-2-1:



**Основные характеристики АЦП.** Любой АЦП является сложным электронным устройством, которое может быть выполнено в виде одной интегральной микросхемы или содержать большое количество различных электронных компонентов. В связи с этим характеристики АЦП зависят не только от его построения, но и от характеристик элементов, которые входят в его состав. Тем не менее, большинство АЦП оценивают по их основным метрологическим показателям, которые можно разделить на две группы: статические и динамические.

К статическим характеристикам АЦП относят: абсолютные значения и полярности входных сигналов, входное сопротивление, значения и полярности выходных сигналов, выходное сопротивление, значения напряжений и токов источников питания, количество двоичных или десятичных разрядов выходного кода, погрешности преобразования постоянного напряжения и др. К динамическим параметрам АЦП относят: время преобразования, максимальную частоту дискретизации, апертурное время, динамическую погрешность и др.

Рассмотрим некоторые из этих параметров более подробно. Основной характеристикой АЦП является его разрешающая способность, которую принято определять величиной, обратной максимальному числу кодовых комбинаций на выходе АЦП. Разрешающую способность можно выражать в процентах, в количестве разрядов или в относительных единицах. Например, 10-разрядный АЦП имеет разрешающую способность (1024)-1≈10-3=0,1%. Если напряжение шкалы для такого АЦП равно 10В, то абсолютное значение разрешающей способности будет около 10мВ.

Реальное значение разрешающей способности отличается от расчетного из-за погрешностей АЦП. Точность АЦП определяется значениями абсолютной погрешности, дифференциальной и интегральной нелинейности. Абсолютную погрешность АЦП определяют в конечной точке характеристики преобразования, поэтому ее обычно называют погрешностью полной шкалы и измеряют в единицах младшего разряда.

Дифференциальную нелинейность (*DNL*) определяют через идентичность двух соседних приращений сигнала, т. е. как разность напряжений двух соседних квантов: DNL=hi-hi+1. Определение дифференциальной нелинейности показано на рис.14.3,а.

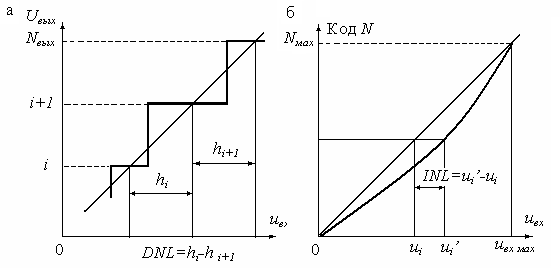


Рис.14.3. Определе­ние дифференци­аль­ной (а) и интег­раль­ной (б) нели­­­нейнос-

­тей

Интегральная нелинейность АЦП (*INL*) характеризует идентичность приращений во всем диапазоне входного сигнала. Обычно ее определяют, как показано на рис.14.3,б, по максимальному отклонению сглаженной характеристики преобразования от идеальной прямой линии, т. е. *INL=ui’-ui*.

Время преобразования *Tпр* обычно определяют как интервал времени от начала преобразования до появления на выходе АЦП устойчивого кода входного сигнала. Для одних типов АЦП это время постоянное и не зависит от значения входного сигнала, для других АЦП это время зависит от значения входного сигнала. Если АЦП работает без устройства выборки и хранения, то время преобразования является апертурным временем.

Максимальная частота дискретuзации - это частота, с которой возможно преобразование входного сигнала, при условии, что выбранный параметр (например, абсолютная погрешность) не выходит за заданные пределы. Иногда максимальную частоту преобразования принимают равной обратной величине времени преобразования. Однако это пригодно не для всех типов АЦП.

**Принципы построения АЦП.** Все типы используемых АЦП можно разделить по признаку измеряемого значения напряжения на две группы: АЦП мгновенных значений напряжения и АЦП средних значений напряжения (интегрирующие АЦП). Вначале ознакомимся с АЦП, которые позволяют определять код мгновенного значения напряжения, а затем рассмотрим интегрирующие АЦП и особенности их использования.

АЦП мгновенных значений можно разделить на следующие основные виды: последовательного счета, последовательного приближения, параллельные, параллельно-последовательные и с промежуточным преобразованием в интервал времени.

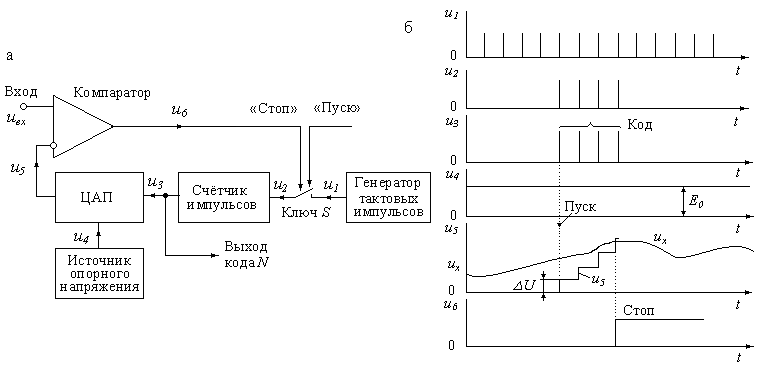
Структурная схема АЦП последовательного счета приведена на рис.14.4 а. Она содержит компаратор, при помощи которого выполняется сравнение входного напряжения с напряжением обратной связи. На прямой вход компаратора поступает входной сигнал *uвх,* а на инвертирующий - напряжение *u5* обратной связи. Работа 

Рис.14.4. Структурная схема АЦП последовательного счёта (а)

и графики процесса преобразования (б)

пре­­­об­разователя начинается с приходом импульса «ПУСК» от схемы управления (на рисунке она не показана), который замыкает ключ *S*. Через замкнутый ключ *S* импульсы *u1* от генератора тактовых импульсов поступают на счетчик, который управляет работой цифро-ана­логового преобразователя (ЦАП). В результате последовательного увеличения выходного кода счетчика *N* происходит ступенчатое увеличение выходного напряжения *u5* ЦАП. Питание ЦАП выполняется от источника опорного напряжения *u4* .

Когда выходное напряжение ЦАП сравняется с входным напряжением, произойдет переключение компаратора и по его выходному сигналу «СТОП» разомкнется ключ *S*. В результате импульсы от генератора перестанут поступать на вход счетчика. Выходной код, соответствующий равенству *uвх=u5*, снимается с выходного регистра счетчика.

Графики, иллюстрирующие процесс преобразования напряжения в цифровой код, приведены на рис.14.4,б. Из этих графиков видно, что время преобразования переменное и зависит от уровня входного сигнала. При числе двоичных разрядов счетчика, равном *п*, и периоде следования счетных импульсов *Т* максимальное время преобразования можно определить по формуле:

. (14.4)

Так, например, при *n*=10 разрядов и *Т*= 1 мкс (т. е. при тактовой частоте 1 МГц) максимальное время преобразования равно

*Tпр* =(210-1)=1023мкс≈l мс,

что обеспечивает максимальную частоту преобразования около 1кГц.

Уравнение преобразования АЦП последовательного счета можно записать в виде:

 ,

где *0 ≤k ≤ n -* число ступеней до момента сравнения, *ΔU=h -* - значение одной ступени, т. е. шаг квантования.

Структурная схема АЦП последовательного приближения приведена на рис.14.5,*а.* По сравнению со схемой АЦП последовательного счета в ней сделано одно существенное изменение - вместо счетчика введен регистр последовательно­го приближения (РПП). Это изменило алгоритм уравновешивания и сократило время преобразования. В основе работы АЦП с РПП лежит принцип дихотомии, т. е. последователь­ного сравнения преобразуемого напряжения uвх с 1/2, 1/4, 1/8 и т. д. возможного максимального его значения Um . Это позволяет для *п*-разрядного АЦП выполнить весь процесс преобразования за *n* последовательных шагов приближения (ите­раций) вместо (2n-1) при использовании последовательного счёта и получить существенный вы-

игрыш в быстродействии. График процесса преобразования АЦП с РПП показан на рис.14.5,*б*.

В качестве примера на рис.14.5,*в* показана диаграмма переходов для трех­раз­рядного АЦП последовательного приближения. Поскольку на каждом шаге про­изводится определение значения одного разряда, начиная со старше­го, то такой АЦП часто называют АЦП пораз­рядного уравновешивания. При первом сравне­нии определяется -

больше или меньше напряжение *ивх,* чем *Um/2.* На следующем шаге оп­ределяется, в какой четверти диапазона находится uвх. Каждый последую­щий шаг вдвое сужает область возможного результата.

*.*

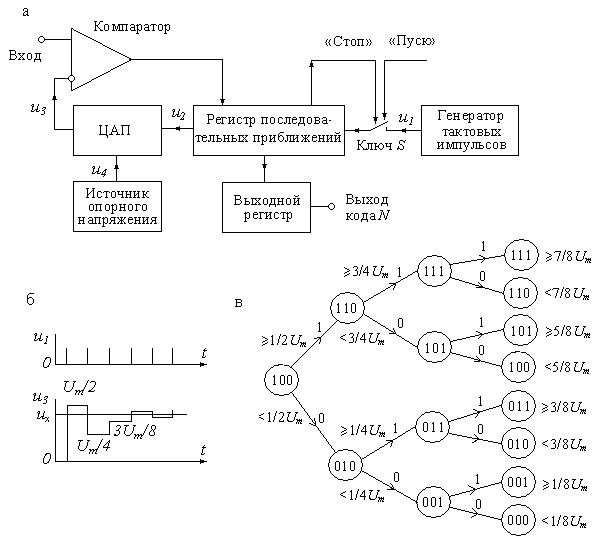


Рис.14.5. Структурная схема АЦП последовательного приближения (а),

график процесса преобразования (б) и диаграмма последовательности

переходов для трёхразрядного АЦП (в)

При каждом шаге сравнения компаратор формирует импульсы, со­ответствую­щие состоянию «больше-меньше» (1 или О), управляю­щие регистром последова­тельных приближений.

Структурная схема *параллельного АЦП* приведена на рис.14.6. Преобразова­тель осуществляет одновременное квантование входного сигнала *uвх* с помощью набора компараторов, подключённых параллельно источнику сигнала. Пороговые уровни компараторов установ- лены с помощью резистивного де­лителя в соответ­ствии с используе­мой шка­лой квантования. При подаче на входы ком­параторов сиг­нала *uвх* на их выходах получим квантованный сигнал, представ­ленный в уни­тарном коде.

Для преобразования унитарного кода в двоичный (или двоично-десятич­ный) используют кодирующий преобразова­тель.

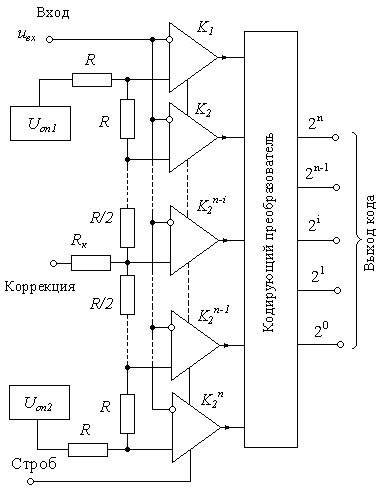


Рис.14.6. Структурная схема

параллельного АЦП

При работе в двоичном коде все рези­сторы делителя имеют

оди­­наковые сопротивления *R.* Вре­мя преобразования тако­го пре­образователя составляет один такт, т. е. Tпр=Т. Параллельные преобра­зова­тели являются в настоящее время самыми быстрыми и могут работать с частотой дискретизации свыше 100 МГц. Для получения более широкой полосы пропуска­ния компараторы обычно делают стробируемыми.

Делитель опорного напряжения представляет собой набор низкоомных резисторов с сопротивлением около 1 Ом. По выводу «Коррекция» возможно про­ведение коррекции напряжения смещения нулевого уровня на входе, а по выводу *Uоп2* - абсолютной погрешности преобразования в конечной точке шкалы. Номи­нальные значения опорных напряжений имеют значения: *Uоп1*= -0,075 ... 0 В, и *Uоп2* = -2, 1 ... -1,9 В. Типовая задержка срабатывания компараторов около 7 нс.

Структурная схема *последовательно-параллельного АЦП* приведена на рис.14.7. Такой АЦП работает в несколько тактов. В первом такте АЦП преобразует стар­шие разряды входного напряжения *uвх* в цифровой код (на схеме это разряды 23 …25). Затем во втором такте эти разряды преобразуются с помощью ЦАП в напряжение, которое вычитается из входного сигнала в вычитающем устройстве ВУ. В третьем такте АЦП2 преобразует полученную разность в код младших разрядов входного напряжения *ивх.*

Такие преобразователи харак­теризуется меньшим быстродействием по срав­нению с параллельными, но имеют меньшее число компараторов. Так, например, для 6-ти разрядного параллельного АЦП необходимо 64 компаратора, а для пос­ледовательно-параллельного АЦП - всего 16.



Рис.14.7. Структурная схема параллельно-после-­

довательного АЦП

Количество каскадов в таких АЦП может быть увеличено, поэтому они часто называются многокаскадными или конвейерными. Выходной код таких АЦП представляет собой сумму кодов *N* = *N1* + *N2* + *Nз* + ... , вырабатываемых отдельными каскадами.

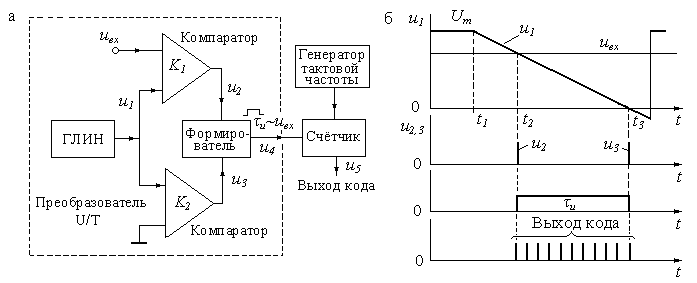
К АЦП мгновенных значений также относятся некоторые типы АЦП с время­-импульсным преобразованием. Структурная схема такого АЦП приведена на рис.14.8. В основу работы этого преобразователя положен метод преобразования входного напряжения во временной интервал. Графики процесса преобразования приведены на рис.14.8,*б.* АЦП состоит из генератора линейно-изменяющегося напряжения ГЛИН, двух компараторов *К1* и *К2,* формирователя дли­тельности импульса τи, генератора так­товых импульсов и счетчика, с выхода которого снимается код преобразованного напряжения. 

Рис.14.8. Структурная схема время-импульсного преобразования (а)

и графики процесса преобразования (б)

Первый импульс *u2* формируется при сравнении напряжения *uвх* с напряжением *u1,* а второй импульс *uз* формируется при достижении напряжением *u1* нулевого уровня. Быстродействие таких АЦП невелико: время преобразования в лучшем случае составляет 20 ... 50 мкс.

Уравнение, описывающее работу АЦП, можно определить следующим обра­зом. Напряжение *u1,* вырабатываемое ГЛИН, имеет вид:

, (14.5)

где *k* - крутизна пилообразного напряжения.

Моменты времени *t1* и *t2* срабатывания компараторов *К1* и *К2* определяются по формуле (14.5):  ;  .

Длительность импульса определим как разность τи=t3-t2=uвх/k.Количество импуль­сов, подсчитанных счетчиком, равно *N=f0 τи*, где *f0* - частота тактового генератора.

**АЦП средних значений напряжений (интегрирующие АЦП)** можно разделить на следующие основные виды: с время-импульсным преобразованием, с частотно-­импульсным преобразованием и со статистическим усреднением. Наибольшее рас­пространение получили первые две группы АЦП.

Структурная схема интегрирующего АЦП с время-импульсным преобразова­нием приведена на рис.14.9,*а.* Работу этой схемы можно разделить на три такта. В первом такте производится заряд интегратора, во втором - его разряд, а в третьем коррекция нулевого уровня интегратора. Графики, иллюстрирующие ра­боту АЦП, приведены на рис.14.9,*б.*

В первом такте, имеющем фиксированную длительность *То,* замк­нут ключ *Sl*, а остальные ключи разомкнуты. В этом случае входное напряжение uвх через зам­кнутый ключ *Sl* и сопротивление *R1* заряжает емкость *С1* интегратора, и выходное напряжение растет линейно во времени, как показано на рис.14.9,*б.* К. концу ин­тервала *То* напряжение на выходе интегратора будет равно

 , (14.6)

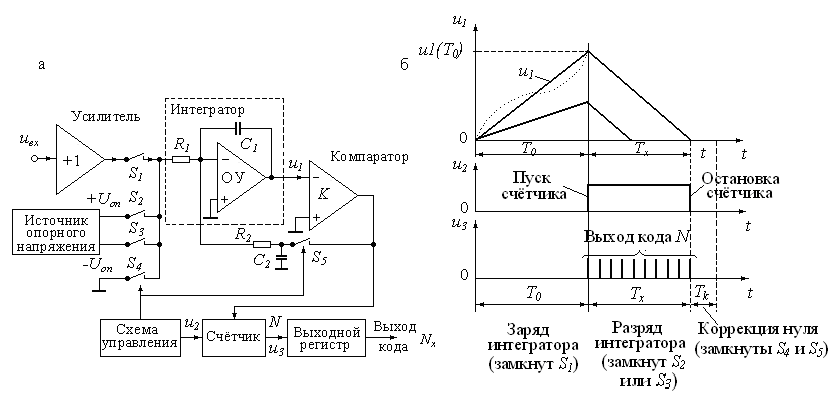


Рис.14.9. Структурная схема АЦП двухтактного интегрирования (а) и

график процесса преобразования (б)

где *k =R1C1-1* - постоянная времени интегратора, *Uвх* - среднее значение входного напряжения:

 .

Во втором такте происходит разряд интегратора. При этом в зависимости от требуемой полярности источника опорного напряжения, которая всегда противоположна полярности uвх, замыкается один из клю­чей *S2* или *S3*. Разряд интегратора происходит с постоянной скоростью, которая не зависит от накопленного в интеграторе заряда, поэтому с увеличением накоп­ленного заряда время разряда также увеличивается. Конец разряда интегратора фиксируется компаратором *K,* после чего ключ *S2* (или *S3*) размыкается.

Поскольку начало разряда определяет схема управления, а конец - компара­тор, то длительность разряда интегратора можно определить по формуле:

 ,

откуда

 или  , (14.7)

что свидетельствует о пропорциональности интервала *Тх* среднему значению входного напряжения *Uвх.* Заполнение интервала *Тх* счетными импульсами, по­ступающими от схемы управления, позволяет найти числовой код *N = Txf0 .*

К достоинствам интегрирующих АЦП следует отнести их высокую помехоза­щищенность. Если на входной сигнал наложена гармоническая помеха, то при равенстве периода помехи времени заряда интегратора *Tп=Т0* среднее значение помехи к концу интервала интегрирования будет равно нулю, как показано пунктирной линией на рис.14.9,*б.* Случайные помехи и шумы также ослабляются интег­риро­ванием, хотя и в меньшей степени.

На третьем этапе производится коррекция нулевого уровня интегратора. Для этого замыкаются ключи *S4* и *S5*, а остальные ключи раз­мыкаются. Так как вход интегратора через сопротивление *R1* соединен с общей шиной, то конденсатор С2 через замкнутый ключ *S5* заряжается до напряжения ошибки, которое после раз­мыкания ключей *S4* и *S5* вычитается из входного сигнала.

К недостаткам таких интегрирующих АЦП относится, прежде всего, сравни­тельно невысокое быстродействие. Кроме этого, при перегрузке АЦП большим входным сигналом происходит перезаряд интегрирующего конденсатора *C1*, по­этому после снятия перегрузки в течение нескольких циклов АЦП будет работать с большой погрешностью. .

Другим типом интегрирующих АЦП являются *АЦП* с *частотно-u.мпульсным преобразованием,* принцип работы которых основан на предварительном преобра­зовании входного напряжения в пропорциональную ему частоту следования им­пульсов, которая затем измеряется за фиксированный интервал времени. После подсчета числа импульсов результат выдается в виде цифрового эквивалента входного напряжения.

Структурная схема АЦП с частотно-импульсным преобразо­вани­ем приведена на рис.14.10,*а.* Основным звеном в этой схеме является преобразователь напряже­ния в частоту (ПНЧ). При помощи ПНЧ

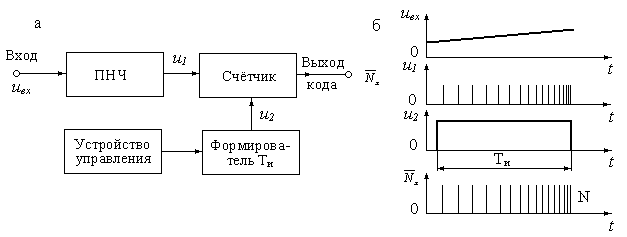


Рис.14.10. Структурная схема АЦП с частотно-импульсным

преобразованием (а) и графики процесса преобразования (б)

входное напряжение преобразуется в частоту импульсов, при этом *f=kивх.* Число импульсов, подсчитанных счетчиком за выбранный интервал времени Ти , определяется формулой

 ,

где - среднее значение напряжения на интервале *Tи .*

Графики процесса преобразования АЦПс частотно-импульсным преобразо­ванием приведены на рис.14.10,*б.* Преобразователь напряжения в частоту может быть построен на различных принципах, однако от его характеристики преобра­зования зависят свойства АЦП. Погрешность ПНЧпрактически полностью вхо­дит в погрешность АЦП. В связи с этим наиболее часто в качестве ПНЧв таких АЦПиспользуется преобразователь с импульсной обратной связью, схема кото­рого приведена на рис.14.11,*а.* Графики работы АЦПприведены на рис.14.11,*б.*

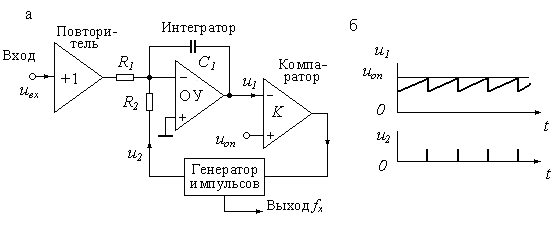


Рис.14.11. Структурная схема преобразователя напряжения в частоту с

импульсной обратной связью (а) и графики его работы (б)

ПНЧс импульсной обратной связью состоит из входного повторителя напря­жения, интегратора и компаратора, управляющего генератором импульсов в цепи обратной связи интегратора. Заряд кон-

ден­сатора *С1* интегратора· осуществляется входным напряжением *uвх,* а разряд производится импульсом с постоянной вольт-­секундной площадью. Если входное напряжение имеет отрицательную поляр­ность, то импульсы генератора должны быть положительными и наоборот. Мож­но показать, что частота импульсов прямо пропорциональна входному напряже­нию. Напряжение на выходе интегратора линейно растет до тех пор, пока не сравняется с опорным напряжением *Uоп* на неинвертирующем входе компаратора *К:*

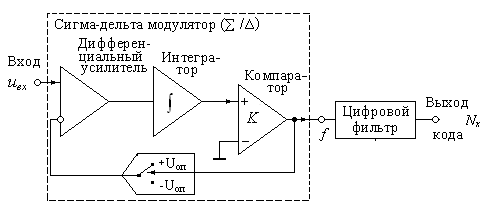
 ,

откуда  ,

где *i*=*Uвх/R1,* а *q= C1 Uоп* - накопленный заряд.

В последнее время в связи широким применением АЦПв различных системах сбора и обработки информации появились новые типы преобразователей с улуч­шенными характеристиками. К их числу относятся: АЦПс сигма-дельта модуля­тором, АЦПбыстрого интегрирования и конвейерные АЦП.

Структурная схема *АЦП* с *сигма-дельmа модулятором* приведена на рис.14.12. По сути, это название отражает два процесса: интегрирование за малое время и сложение результатов интегрирования. Выходным сигналом такого модулятора является частота импульсов. Схе­ма такого АЦП во многом совпадает с АЦП с частотно- импульс-ной обратной связью. В этом АЦП также производится ком­пенсация

 Рис.14.12. Структурная схема АЦП с сигма-дель­та

модуля­тором

заряда, накопленного в интеграторе, а вместо импульсного генератора используется одноразрядный ЦАП с компаратором на входе.

Структурная схема *АЦП быстрого интегри­рования* представляет собой интегрирующий АЦП с время-импульс­ным преобразованием, в котором разряд интегратора выполняется ускоренным образом: вначале до некоторого значения *Е* выходного напряжения от большого напряжения разряда*,* а затем от малого. Такой процесс разряда похож на работу скоростного лифта. Между эта­жами он движется быстро, а при подходе к остановке резко замедляет скорость. В таких АЦП сокращается время разряда интегратора и увеличивается точность компари­рования в конце разряда.

В *конвейерном АЦП* мы имеем собой структуру, подобную параллельно-последовательному АЦП, но с увеличенным числом каскадов. Для хранения мгновенных значений напря­жения в каждом каскаде используются устройства выборки и хранения инфор­мации УВХ1 ... УВХЗ (например, для четырёхкаскадного АЦП). Вычитающие устройства ВУ1 ... ВУЗ образуют разность напряжений, подлежащую преобразованию в следующем каскаде. Все АЦП 1 ... АЦП4 параллельные и имеют небольшое число разрядов (обычно не больше четырех).

**Интегральные микросхемы АЦП.** В последнее время многие фирмы органи­зовали производство серийных интегральных микросхем АЦП, основанных на различных принципах и предназначенных для работы в устройствах сопряжения датчиков аналоговых сигналов с ЭВМ и микропроцессорами, в различных изме­рительных устройствах, мультиметрах, в медицинской аппаратуре, цифровых тер­момет­рах и др. Наиболее крупными производителями АЦП в России являются заводы «Микрон» и «Сапфир», а за рубежом - компании Analog Devices (США), Micro power (США), Philips, Maxim, Sony и др.

Перечисленными фирмами и многими другими выпускается так много раз­личных микросхем АЦП, что трудно даже произвести их сравнение, тем более что многие фирмы используют собственную классификацию и приводят ряд нестан­дартных характеристик. Тем не менее, некоторые выводы из рассмотрения выпус­каемых АЦП можно сделать.

Прежде всего, можно отметить, что резко увеличилась разрешаю­щая способ­ность АЦП. Ряд фирм выпускает АЦП с разрешением до 24 двоичных разрядов (Т. е. 1/16777216). Однако наиболее распространенными являются АЦП с разряд­ностью 8, 10, 12 и 16 разрядов.

Повысилось быстродействие серийных микросхем АЦП. Налажено производ­ство АЦП с максимальной частотой преобразования 20 ... 50 МГц. Такие АЦП используются при преобразовании видеосигналов в цифровую форму в цифровых телевизорах, видеомагнитофонах, видеомониторах и других устройствах. Одно­временно велось снижение потребляемой мощности. Так, например, 10-разрядный АЦП АО876 фирмы Analog Devices при максимальной частоте преобразования 20 МГц имеет потребляемую мощность всего 160 мВт и стоит около 10 долларов. Такой же по быстродействию параллельный АЦП К1107ПВ2 при 8-ми разрядах потребляет около 3 Вт.

В таблицах 14.1 и 14.2 приведены основные характеристики некоторых типов АЦП мгновенных значений и интегрирующих АЦП